

- **STATICA: 512要素、25万結合の完全結合型・組合せ問題をニアメモリ・全並列型のフルデジタルアーキテクチャで解く最適化問題の求解エンジン**

STATICA: A 512-spin 0.25M-Weight full-digital annealing processor with a near-memory all-spin-updates-at-once architecture for combinatorial optimization with complete spin-spin interactions

[7.3: 東工大, 日本]

- 共著グループ: 北大, 日立(北大ラボ), 東大
- **世界初の完全結合型組合せ問題**の解探索チップ(65nmプロセス)
- シミュレーテッドアニーリング(SA)の限界を超える新たな**全並列型アニーリング方式**として**ストカスティック・セルラーオートマタ(SCA)**を提案
- そのニアメモリ型LSIアーキテクチャ(STATICA)により, 既存の完全結合型・解探索システム(CPU, FPGA, GPU等)を**処理性能と電力効率で圧倒**